



# Цифрова електроніка в електроенергетиці ч.1

## Робоча програма навчальної дисципліни (Силабус)

### Реквізити навчальної дисципліни

Рівень вищої освіти	<i>Перший (бакалаврський)</i>																																			
Галузь знань	<i>14 Електрична інженерія</i>																																			
Спеціальність	<i>141 Електроенергетика, електротехніка та електромеханіка</i>																																			
Освітня програма	<i>Управління, захист та автоматизація енергосистем;</i>																																			
Статус дисципліни	<i>Нормативна/ цикл професійної підготовки</i>																																			
Форма навчання	<i>очна(денна)</i>																																			
Рік підготовки, семестр	<i>3 курс, осінній семестр</i>																																			
Обсяг дисципліни	<i>Кількість кредитів ECTS – 3,5, кількість годин - 105</i>																																			
Семестровий контроль/ контрольні заходи	<i>Іспит/ Модульні контрольні роботи</i>																																			
Розклад занять	<p><a href="http://rozklad.kpi.ua/">http://rozklad.kpi.ua/</a> Розподіл годин за видами занять</p> <table border="1"> <thead> <tr> <th>Лекції</th> <th>Практичні заняття</th> <th>Лабораторні заняття</th> <th>Індивідуальні заняття</th> <th>СРС</th> <th>Всього</th> </tr> </thead> <tbody> <tr> <td>54</td> <td>18</td> <td>–</td> <td>–</td> <td>33</td> <td>105</td> </tr> <tr> <td>3 рази на 2 тижні</td> <td>1 раз на 2 тижні</td> <td>–</td> <td>–</td> <td></td> <td></td> </tr> </tbody> </table> <p>Контрольні заходи</p> <table border="1"> <thead> <tr> <th>Іспит</th> <th>Залік</th> <th>МКР (кількість)</th> <th>РГР, РР, ГР (кількість)</th> <th>ДКР (кількість)</th> <th>Реферат (кількість)</th> </tr> </thead> <tbody> <tr> <td>+</td> <td>–</td> <td>1</td> <td>–</td> <td>–</td> <td>–</td> </tr> </tbody> </table>						Лекції	Практичні заняття	Лабораторні заняття	Індивідуальні заняття	СРС	Всього	54	18	–	–	33	105	3 рази на 2 тижні	1 раз на 2 тижні	–	–			Іспит	Залік	МКР (кількість)	РГР, РР, ГР (кількість)	ДКР (кількість)	Реферат (кількість)	+	–	1	–	–	–
Лекції	Практичні заняття	Лабораторні заняття	Індивідуальні заняття	СРС	Всього																															
54	18	–	–	33	105																															
3 рази на 2 тижні	1 раз на 2 тижні	–	–																																	
Іспит	Залік	МКР (кількість)	РГР, РР, ГР (кількість)	ДКР (кількість)	Реферат (кількість)																															
+	–	1	–	–	–																															
Мова викладання	<i>Українська</i>																																			
Інформація про керівника курсу / викладачів	<p>Лектор: <i>к.т.н., ст. викладач, Тимохін Олександр Вікторович, <a href="mailto:tymokhin@ukr.net">tymokhin@ukr.net</a></i></p> <p>Практичні / Семінарські: <i>ст. викладач, Трубіцин Костянтин Вікторович, <a href="mailto:kpi_tanti@ukr.net">kpi_tanti@ukr.net</a></i></p> <p>Лабораторні: –</p>																																			
Розміщення курсу	<p>Google classroom <a href="https://classroom.google.com/c/NTQ1NTIxNDUzNzcw?cjc=2ppgq6w">https://classroom.google.com/c/NTQ1NTIxNDUzNzcw?cjc=2ppgq6w</a></p>																																			

### Програма навчальної дисципліни

#### 1. Опис навчальної дисципліни, її мета, предмет вивчення та результати навчання

Програма навчальної дисципліни «Цифрова електроніка в електроенергетиці ч.1» складена відповідно до програми підготовки бакалаврів спеціальності 141 «Електроенергетика, електротехніка та електромеханіка». Навчальна дисципліна належить до циклу професійної підготовки.

Предметом вивчення є логічні елементи, а також структурні схеми, що є основою для пристроїв і мікропроцесорних систем, які використовуються в електроенергетиці.

**Метою навчальної дисципліни є формування та закріплення у студентів наступних компетентностей:** K20. Усвідомлення необхідності постійно розширювати власні знання про нові технології в електроенергетиці, електротехніці та електромеханіці.

K22. Здатність розуміти особливості функціонування обладнання електроенергетичних систем у сфері виробництва, перетворення, передачі, розподілу та споживання електричної енергії.

K30. Здатність розуміти особливості функціонування та застосування елементів мікропроцесорної техніки для вирішення практичних задач у галузі управління та автоматизації енергосистем

#### **Програмні результати навчання:**

ПРО6. Застосовувати прикладне програмне забезпечення, мікроконтролери та мікропроцесорну техніку для вирішення практичних проблем у професійній діяльності.

ПР25. Знати основні принципи роботи з прикладним програмним забезпеченням, мікроконтролерами і мікропроцесорною технікою та розуміти особливості їх використання, вміти налаштовувати і програмувати мікропроцесорні пристрої відповідно до поставлених завдань щодо управління, захисту та автоматизації енергосистем.

## **2. Пререквізити та постреквізити дисципліни (місце в структурно-логічній схемі навчання за відповідною освітньою програмою)**

Даний кредитний модуль базується на знаннях, отриманих студентами при вивченні таких дисциплін як «Вища математика», «Загальна фізика», «Обчислювальна техніка та програмування», «Вступ до спеціальності», «Теоретичні основи електротехніки» (ТОЕ), «Промислова електроніка».

Кредитний модуль №1 дисципліни «Цифрова електроніка в електроенергетиці» тісно взаємопов'язаний також з іншими дисциплінами, що спираються на нього, такими як «Релейний захист та автоматизація енергосистем», «Теорія автоматичного керування», «Системна автоматика», «Основи і засоби передачі інформації в електроенергетиці», «Автоматизоване та автоматичне управління в енергосистемах», що вивчаються студентами після вивчення даного модулю.

Практичне спрямування кредитного модулю №1 дисципліни «Цифрова електроніка в електроенергетиці ч.1» зорієнтоване на розвиток умінь і навиків студентів для професій інженера–технолога, експлуатаційника, проектувальника і конструктора, які відповідають в повному обсязі їхнім виробничим функціям, спроможного приймати самостійні творчі рішення при проектуванні, конструюванні, налагоджуванні та експлуатації сучасних мікропроцесорних систем, що використовуються в процесі виробництва та розподілу електроенергії.

Вивчення матеріалу кредитного модуля 1 забезпечує повноцінне засвоєння та практичне використання в інженерній діяльності отриманих знань при подальшому вивченні матеріалу кредитного модулю 2.

## **3. Зміст навчальної дисципліни**

Змістовний модуль 1. Основи побудови та функціонування мікропроцесорів

Тема 1.1. Автоматичні пристрої, загальні відомості

Тема 1.2. Основи синтезу автоматних пристроїв

Тема 1.3. Напівпровідникові логічні елементи

Змістовний модуль 2. Використання мікропроцесорів в електроенергетиці

Тема 2.1. Підключення МП системи до підстанції 10кВ, 110кВ, 330кВ

Тема 2.2. Структура МП системи захисту підстанції 10кВ, 110кВ, 330кВ

Змістовний модуль 3. Типові вузли та пристрої мікропроцесорної техніки

Тема 3.1. Типові цифрові логічні елементи мікропроцесорних систем

Тема 3.2. Типові аналогові елементи мікропроцесорних систем

Тема 3.3. Основні цифрові та аналогові вузли мікропроцесорних систем

Тема 3.4. Аналогові вимірювальні перетворювачі напруги і струму

Тема 3.5. Особливості фізичної реалізації плат цифрових та цифро-аналогових пристроїв.

Особливості передачі цифрових і аналогових сигналів в довгих лініях зв'язку і міжплатних з'єднаннях

#### 4. Навчальні матеріали та ресурси

1. Колонтаєвський Ю.П., Сосков А.Г. Електроніка і мікросхемотехніка. / Під ред. Сосков, А.Г. – К.: Каравела, 2009. – 416с.
2. Матвієнко М. П. Пристрої цифрової електроніки: Навчальний посібник – К.: Видавництво Ліра-К, 2017. – 392с.
3. Сенько В. І., Панасенко М. В., Сенько Є. В., Юрченко М. М., Сенько Л. І., Ясинський В. В. Електроніка і мікросхемотехніка. / Під ред. Сенько В. І. – К.: Каравела, 2008. – Т.3. – 400с.
4. Сенько В.І., Панасенко М.В., Сенько Є.В. Електроніка і мікросхемотехніка.: Елементна база електронних пристроїв, 1 – К.: Обереги, 2000.
5. Щерба А.А., Победаш К.К., Святненко В.А. Електроніка та мікросхемотехніка [Електронний ресурс]: навчальний посібник для студентів напряму підготовки 6.050702 «Електромеханіка» – К.: НТУУ «КПІ», 2013. – 360с.

#### Додаткова література

6. 74HC Series Logic IC Specification List, [Електронний ресурс]. – Режим доступу: <https://www.creatroninc.com/upload/Logic%20IC%20List.pdf> (дата звернення: 20.01.2020). – 5р.
7. Digital Circuits/Karnaugh Maps, [Електронний ресурс]. – 16.12.2013. – Режим доступу: [https://en.wikibooks.org/wiki/Digital\\_Circuits/Karnaugh\\_Maps](https://en.wikibooks.org/wiki/Digital_Circuits/Karnaugh_Maps).
8. IEEE Graphic Symbols for Logic Functions (Includes IEEE Std 91A-1991 Supplement, and IEEE Std 91-1984) – Piscataway, NJ, USA: IEEE.
9. Ahmed H., Spreadbury P. J. Analogue and digital electronics for engineers: An introduction. – 2th ed.1984.
10. Bayliss C., Hardy B. Transmission and Distribution Electrical Engineering: Electrical Engineering. – 2th ed. – Burlington: Elsevier Science, 2014. – 1003.
11. Clayton G. B. Operational Amplifiers. – 5th ed., 691R/EDN Ser. for Design Engineers Ser – San Diego, Los Angeles: Newnes [Imprint]; Elsevier Science & Technology Books; Sony Electronics [distributor], – 1 online resource.
12. Dobkin R. Analog circuit design – Amsterdam: Elsevier, Newnes, 2011.
13. Dostál J. Operational amplifiers. – 2th ed., EDN series for design engineers1993.
14. Frenzel L. E. Handbook of serial communications interfaces: A comprehensive compendium of serial digital input/output (I/O) standards / Louis Frenzel – Amsterdam: Newnes, 2015.
15. Givone D. D. Digital principles and design – New York, NY: McGraw-Hill, 2003.
16. Grigsby L. L. Electric power engineering handbook. Electric power generation, transmission, and distribution, The electrical engineering handbook series – Boca Raton: CRC Press, 2007.
17. Hoeschele D. F. Analog-to-digital and digital-to-analog conversion techniques. – 2th ed. – New York, Chichester: Wiley, 1994.
18. Holdsworth B., Woods R. C. Digital logic design. – 4th ed. – Oxford: Newnes, 2002.
19. Johnson H. W., Graham M. High speed signal propagation: Advanced black magic / Howard Johnson, Martin Graham, Prentice Hall modern semiconductor design series – Upper Saddle River, N.J., London: Prentice Hall PTR, 2003.

20. Kularatna N. Digital and analogue instrumentation: Testing and measurement / Nihal Kularatna, IEE electrical measurement series – London: Institution of Electrical Engineers, 2003. – v. 11.
21. Pelgrom M. J.M. Analog-to-digital conversion. – 2th ed. – New York: Springer, 2013. – xx, 584.
22. Sonali S. DIGITAL LOGIC DESIGN – [Place of publication not identified]: BPB Publications, 2018. – 1 online resource.

## Навчальний контент

### 5. Методика опанування навчальної дисципліни (освітнього компонента)

#### Лекційні заняття

№ з/п	Назва теми лекції та перелік основних питань (перелік дидактичних засобів, посилання на літературу та завдання на СРС)
Змістовний модуль 1. Основи побудови та функціонування мікропроцесорів	
Тема 1.1. Автоматичні пристрої, загальні відомості	
1.	<p><b>Призначення і особливості автоматичних пристроїв (АП). Основні сигнали в АП.</b> Місце ЕС РЗА в загальній системі керування виробництвом та розподілом електричної енергії. Призначення ЕС РЗА. Основні вимоги до ЕС РЗА. Основні визначення. Поняття алгоритмів функціонування та управління. Призначення АП. Електричні сигнали постійного та змінного струму. Неелектричні сигнали. Вхідні сигнали АП. Різновиди аналогових та дискретних сигналів. Література: [2, 5, 10, 16]</p>
2.	<p><b>Функціональні частини і елементи АП. Прямі та зворотні зв'язки в АП.</b> Вимірювальні, передуючі, логічні та виконавчі частини АП. Поняття структурної, функціональної та принципової схем. Поняття прямого та зворотного зв'язку в АП. Головний прямий та головний зворотній зв'язок. Додаткові прямі та зворотні зв'язки. Надійність елементів. СРС: Типи зворотних зв'язків. Література: [3, 10, 16]</p>
Тема 1.2. Основи синтезу автоматних пристроїв	
3.	<p><b>Автоматний опис АП. Алгебра висловлювань і формалізація опису. Основні теореми алгебри Буля. Способи представлення булевих функцій. Перехід від структурної форми до логічних схем і зворотній перехід. Функціонально повні системи логічних елементів.</b> Опис автомата за допомогою слів. Автоматні таблиці. Автомати без пам'яті та з пам'яттю. Автомати Мілі, автомати Мура. Основні поняття. Елементи "І", "АБО", "НІ". Теореми одної змінної, теореми двох і більше змінних. Опис за допомогою слів, табличний спосіб, алгебраїчний спосіб. Перша, та друга стандартні форми опису. Способи переходу, та приклади переходу від структурної форми до логічних схем і навпаки. Система, що складається з елементів "АБО", "НІ". Система, що складається з елементів "І", "НІ". Система, що складається з одного елемента "АБО-НІ". Система, що складається з одного елемента "І-НІ". СРС: Логічний елемент "Виключаючи АБО" Література: [5, 15, 18]</p>
4.	<p><b>Мінімізація булевих функцій за допомогою алгебраїчних перетворень.</b> Основна задача мінімізації. Закони склеювання та скорочення, теорема де</p>

	<p>Моргана. Приклади мінімізації. Література: [5, 15, 18]</p>
5.	<p><b>Мінімізація булевих функцій за допомогою карт Карно. Використання факультативних ситуацій.</b> Основні поняття карти Карно. Принцип заповнення карти Карно. Порядок роботи з картою Карно при мінімізації функції в першій стандартній формі. Порядок роботи з картою Карно при мінімізації функції в другій стандартній формі. Особливості мінімізації АП з декількома виходами. СРС: Карты Карно із пам'яттю. Література: [5, 7, 15]</p>
Тема 1.3. Напівпровідникові логічні елементи	
6.	<p><b>Класифікація логічних елементів, електронні схеми логічних елементів.</b> Вісім основних типів напівпровідникових логічних елементів: РТЛ, ДТЛ, ТТЛ, ТЛ, ЕЗЛ, І<sup>2</sup>Л, МОП, КМОП. Діодний логічний елемент – основні переваги та недоліки. Три основні частини з яких складається ЛЕ. Характеристика ЛЕ. Коефіцієнт множення по виходу, коефіцієнт об'єднання по входу, час затримки розповсюдження сигналу, розсіювана потужність.. СРС: Функціонально повні системи елементів на ТТЛ. Література: [4, 6, 8, 15, 18]</p>
7.	<p><b>Електронні схеми ТТЛ логічних елементів.</b> Принципова схема побудови базового елемента ТТЛ. ТТЛ з навантажувальним транзистором. Вихідні схеми з трьома положеннями. ЛЕ. Різновиди ТТЛ схем. Схеми ТТЛ з приладами Шотки. Література: [4, 6, 8, 15, 22]</p>
8.	<p><b>Логічні елементи з емітерно-зв'язними зв'язками (ЕСЛ). Логічні елементи на польових транзисторах (МОП).</b> Принципова схема транзистора з емітерним опором для обмеження току колектора. Основні переваги та недоліки ЕСЛ. Інтегральна інжекційна логіка (І<sup>2</sup>Л) Схема І<sup>2</sup>Л елемента НІ, схема І<sup>2</sup>Л елемента "АБО-НІ". Основні переваги та недоліки. Схема МОП елемента "АБО-НІ", схема МОП елемента "І-НІ". Переваги та недоліки МОП логіки. Логічні елементи на К-МОП структурах. Схема К-МОП елемента "НІ", схема К-МОП елемента "І-НІ". Переваги та недоліки ЛЕ К-МОП. СРС: Функціонально повні системи елементів на К-МОП. Література: [3, 5, 7, 14, 21]</p>
Змістовний модуль 2. Використання мікропроцесорів в електроенергетиці; 4.07.01.02	
Тема 2.1. Підключення МП системи до підстанції 10кВ, 110кВ, 330кВ	
9.	<p><b>Організація вводу інформації та виводу керуючих сигналів на підстанції 10 кВ, 110 кВ, 330 кВ.</b> Розглядаються питання вводу аналогової і дискретної інформації в окремі вузли МП системи керування підстанції. Література: [8, 10, 16]</p>
Тема 2.2. Структура МП системи захисту підстанції 10кВ, 110кВ, 330кВ	
10.	<p><b>Структурна схема МП системи управління енергооб'єктами. Основні вузли та блоки.</b> Розглядається сучасний підхід до побудови АСУ ТП підстанції та способи її</p>

	побудови. Література: [10, 16]
Змістовний модуль 3. Типові вузли та пристрої мікропроцесорної техніки; 4.07.01.03	
Тема 3.1. Типові цифрові логічні елементи мікропроцесорних систем	
11.	<b>Тригери. Регістри.</b> RS-тригер, синхронний RS-тригер. Двоконтактний RS-тригер. D-тригер. T-тригер. JK-тригер. Тригери, що перемикаються фронтом синхроімпульсів. Двотактний D-тригер. Література: [1, 2, 15, 22]
12.	<b>Регістри.</b> Основні поняття. Паралельний регістр Регістр із “здвигом” інформації – послідовний регістр. Послідовно-паралельний регістри. СРС: Структура регістра із здвигом вправо і вліво одночасно Література: [2, 15, 18]
13.	<b>Лічильники. Генератори прямокутних імпульсів.</b> Основні поняття. Двійковий лічильники. Асинхронний та синхронний лічильники. Паралельний синхронний двійковий лічильник. Лічильники зі зменшенням числа. Принцип організації лічильника з модулем, що не є кратним числу 2. Десяткові лічильники. Трьох декадний десятковий синхронний лічильник. Кільцеві лічильники. Схеми формування імпульсів. Схеми подвоювання імпульсів. Схеми знищення дребезгу контактів. Література: [1, 2, 15, 18]
14.	<b>Приклади комбінаційних схем.</b> Дешифратори “1 з 2”. Селектори. Шифратори-кодоперетворювачі. Шифратор-кодоперетворювач для 7-сегментного індикатора. СРС: Шифратори-кодоперетворювачі для схем із загальним анодом та катодом. Література: [2, 15, 18, 22]
15.	<b>Побудова засобів комп’ютерної арифметики</b> Концепція побітних операцій над словами інформації. Побудова повного суматора та повного віднімача. СРС: Апаратне множення двійкових чисел. Література: [15]
Тема 3.2. Типові аналогові елементи мікропроцесорних систем	
16.	<b>Основні схеми та особливості функціонування ОП зі зворотним зв’язком</b> Три основних правила аналізу ОП. Основні схеми підключення ОП. Інверсійний підсилювач. Неінверсійний підсилювач. Підсилювачі змінного струму. Повторювач. Основні особливості при використанні ОП. Література: [1, 11, 13]
17.	<b>Використання ОП в обчислювальній техніці</b> Диференційний ОП. Лічильні ОП. Активні випрямлячі на базі ОП. Інтегратори. Диференціатори. Компаратори. Тригери Шмітта. Література: [1, 11, 13]
Тема 3.3. Основні цифрові та аналогові вузли мікропроцесорних систем	
18.	<b>Цифроаналоговий перетворювач (ЦАП)</b> Призначення ЦАП на опорах. Побудова генераторів напруги для ЦАП.

	<p><b>Цифроаналоговий перетворювач інтегруючого типу.</b>  Принцип дії інтегруючого ЦАП. Швидкості дії інтегруючого ЦАП.  Література: [1, 17, 21]</p>
19.	<p><b>Аналого-цифрові перетворювачі (АЦП)</b>  Призначення АЦП. Побудова АЦП з сумуючим лічильником. Побудова АЦП з реверсивним лічильником. Побудова АЦП за методом послідовних наближень.  Література: [1, 2, 17, 21]</p>
20.	<p><b>Аналого-цифрові перетворювачі(АЦП).</b>  Сігма-дельта АЦП. Інтегруючий АЦП.  Література: [1, 2, 17, 21]</p>
Тема 3.4. Аналогові вимірювальні перетворювачі напруги і струму	
21.	<p><b>Активні вимірювальні трансформатори струму.</b>  Основні відомості. Схема активного вимірювального трансформатора з компенсацією МДС намагнічування магнітопроводу.  Література: [9, 12, 20]</p>
22.	<p><b>Активні вимірювальні трансформатори напруги.</b>  Основні відомості. Схема активного вимірювального трансформатора напруги.  Література: [9, 12, 20]</p>
Тема 3.5. Особливості фізичної реалізації плат цифрових та цифро-аналогових пристроїв. Особливості передачі цифрових і аналогових сигналів в довгих лініях зв'язку і міжплатних з'єднаннях	
23.	<p><b>Особливості розведення друкованих цифрових та аналогово-цифрових пристроїв. Внутрішньоплатні з'єднання.</b>  Трасування кіл живлення. Робота з струмом повернення. Аналогове та цифрове заземлення.  СРС: Трасування високошвидкісних ліній  Література: [15, 19]</p>
24.	<p><b>З'єднання та збудження на платі.</b>  Струм перехідного процесу в вихідному каскаді логічного елемента. Збудження на шині землі. Ємнісне навантаження як причина збудження.  СРС: Основні способи захисту від спотворень сигналів.  Література: [15, 19]</p>
25.	<p><b>Міжплатні зв'язки.</b>  Особливості міжплатних зв'язків. Основні способи захисту від помилок та спотворень сигналів.  Література: [15, 19]</p>
26.	<p><b>Шини передачі даних.</b>  Особливості проходження сигналів по шинах. Можливі помилки та спотворення сигналів. Способи захисту.  Література: [15, 19]</p>
27.	<p><b>Кабелі зв'язку.</b>  Робота елементів ТТЛ на лінії середньої довжини. Використання диференційних структур ТТЛ. Поняття скрученої пари. Схеми підключення для коаксіального кабелю.  СРС: Підключення до лінії Ethernet</p>



Література: [14, 15, 19]

### Практичні заняття

Практичні заняття дозволяють більш поглиблено проробити теоретичний матеріал, викладений на лекціях, набуті навички практичного використання.

№ з/п	Назва теми заняття та перелік основних питань (перелік дидактичного забезпечення, посилання на літературу та завдання на СРС)
1	Алгебра висловлювань. Основні теореми Булевих функцій. Література: [2, 10, 16]
2	Мінімізація Булевих функцій за допомогою алгебраїчних перетворень. Література: [2, 15, 18]
3	Мінімізація за допомогою карт Карно Література: [6, 8, 15, 18]
4	Використання факультативних умов при мінімізації Література: [15, 18]
5	Перехід від структурної формули до логічної схеми й зворотний перехід Література: [6, 8, 15, 18]
6	Особливості проектування друкованих плат автоматичних пристроїв Література: [6, 8, 15, 22]
7	Оформлення технічної документації для проєктованих автоматичних пристроїв Література: [6, 8, 15, 22]

### Семінарські заняття

не передбачені

## 6. Самостійна робота студента

Самостійна робота студентів полягає у ретельній підготовці до тематичних модульних контрольних робіт та заліку, виконання РГР.

№ з/п	Назва теми, що виноситься на самостійне опрацювання	Кількість годин СРС
1.	СРС: Типи зворотних зв'язків. Література: [10, 16]	2
2.	СРС: Логічний елемент "Виключаюче АБО" Література: [15, 18]	2
3.	СРС: Карти Карно із пам'яттю. Література: [7, 15]	6
4.	СРС: Функціонально повні системи елементів на ТТЛ. Література: [6, 8, 15, 22]	2
5.	СРС: Функціонально повні системи елементів на К-МОП. Література: [6, 8, 15, 22]	2
6.	СРС: Структура регістра із здвигом вправо і вліво одночасно Література: [15, 18]	2
7.	СРС: Шифратори-кодоперетворювачі для схем із загальним	4



	<i>анодом та катодом. Література: [15, 18, 22]</i>	
8.	<i>СРС: Апаратне множення двійкових чисел Література: [15]</i>	4
9.	<i>СРС: Трасування високошвидкісних ліній Література: [15, 19]</i>	4
10.	<i>СРС: Основні способи захисту від спотворень сигналів. Література: [15, 19]</i>	4
11.	<i>СРС: Підключення до лінії Ethernet Література: [14, 15, 19]</i>	1
	<b>ЗАГАЛОМ</b>	<b>33</b>

### Контрольна робота

- Метою першої контрольної роботи (1 год) є закріплення та перевірка практичних знань із освітнього компоненту, набуття студентами практичних навичок мінімізації булевих функцій із використанням теорем Булевої алгебри. Друга контрольна робота (1 год) призначена для закріплення знань із освітнього компоненту, набуття студентами практичних навичок мінімізації булевих функцій із використанням карт Карно.
- Модульні контрольні роботи (МКР) виконуються після вивчення Змістовного модулю №1. Кожний студент отримує індивідуальне завдання, відповідно до якого необхідно розв'язати по 2 (дві) задачі.

### Політика та контроль

#### 7. Політика навчальної дисципліни (освітнього компонента)

Відвідування занять студентами є обов'язковими. У разі наявності у студента документа, що виправдовує неможливість своєчасного проходження модульної контрольної роботи, йому надається можливість здати роботу протягом тижня після його появи на заняттях.

Під час виконання **модульних контрольних робіт (МКР)** та написанні **екзаменаційної роботи забороняється:**

- користуватися джерелами інформації у паперовому чи електронному вигляді,
- забороняється консультиватися зі сторонніми особами. За несамотійне виконання завдання (після консультації із іншими особами чи колективної наради) студенти, що були задіяні у консультиванні чи колективній нараді, отримують штрафні бали.

**За порушення вище зазначених правил при:**

- написанні МКР стягується 5 балів від оцінки студента
- написанні **екзаменаційної роботи** – студент відправляється на перездачу

Заохочувальні бали нараховуються за активну участь студента на лекції +1 бал.

#### 8. Види контролю та рейтингова система оцінювання результатів навчання (PCO)

**Поточний контроль:** МКР.

**Календарний контроль:** провадиться двічі на семестр як моніторинг поточного стану виконання вимог силабусу.

**Семестровий контроль:** іспит

**Умови допуску до семестрового контролю:** мінімально позитивна оцінка за МКР та бали зароблені на практичних заняттях більше 40 балів.

Таблиця відповідності рейтингових балів оцінкам за університетською шкалою:

Кількість балів	Оцінка
100-95	Відмінно
94-85	Дуже добре
84-75	Добре
74-65	Задовільно
64-60	Достатньо
Менше 60	Незадовільно
Не виконані умови допуску	Не допущено

Загальна рейтингова оцінка студента після завершення семестру складається з балів, отриманих за:

1. Робота на практичних заняттях:

Ваговий бал	4
Максимальна кількість балів на всіх практичних заняттях	12
Критерій оцінювання за визначенням чотирьох рівнів:	
Правильна відповідь, розв'язання задачі	4
Відповідь або розв'язання задачі з незначними помилками	3
Активна участь у проведенні заняття	2
Неправильна або відсутня відповідь чи розв'язання задачі	0

2. Модульна контрольна робота:

Ваговий бал	24
Максимальна кількість балів за дві контрольні роботи	48
Критерій оцінювання:	
Розв'язання завдання по ППП_1	7
Розв'язання завдання по ППП_2	7
Розв'язання задачі	10

3. Екзаменаційна робота

Ваговий бал	40
Критерій оцінювання:	
Теоретичне питання 1	15
Теоретичне питання 2	15
Задача	10

**Робочу програму навчальної дисципліни (силабус):**

**Складено** ст. викладач, к.т.н., Тимохін Олександр Вікторович

Ухвалено кафедрою автоматизації енергосистем ФЕА (протокол № 11 від 26.06.2023 р.)

Погоджено Методичною комісією факультету (протокол №10 від 23.06.2023р.)